

RISC-V для учёбы: микроконтроллер Наскее



RISC-V для учёбы: микроконтроллер Наскее

Национальный исследовательский университет «МИЭТ» и российский производитель вычислительной техники YADRO (ООО «КНС групп») [представили](#) учебный микроконтроллер Наскее на открытой архитектуре RISC-V. Новинка предназначена для применения во встраиваемых системах, носимой электронике и оборудовании Интернета вещей (IoT).

В основу изделия положено 32-битное ядро SCR1. Тактовая частота составляет 85 МГц. Чип располагает 128 Кбайт оперативной памяти, таймерами, интерфейсами UART, SPI, I2C, CAN, JTAG. Изделие производится на предприятии АО «Микрон» по 180-нм технологии.

Отмечается, что Наскее является результатом сотрудничества участников российского Альянса RISC-V — объединения независимых разработчиков вычислительной техники и программного обеспечения на архитектуре RISC-V. Основная цель организации — создание открытого сообщества разработчиков для дальнейшего развития RISC-V в России.

<https://servernews.ru/1105459>