

Участие в конференции "Микроэлектроника-2024"



Участие в конференции "Микроэлектроника-2024" (18-21 сентября) с докладом "Анализ портируемости современного ПО для запуска микросервисных приложений и аналитики данных на платформу RISC-V"

Студенты Высшей школы программной инженерии Мороз Даниил, Шемаев Кирилл, Шерemet Сергей, Ребдев Павел и Черепанов Никита под руководством ассистента Степиной Надежды Олеговны приняли участие в конференции "Микроэлектроника-2024" (18-21 сентября) с докладом в секции YADRO «RISC-V и Системное ПО» на тему "Анализ портируемости современного ПО для запуска микросервисных приложений и аналитики данных на платформу RISC-V". Конференция проходила в Сочи на базе образовательного центра «Сириус», где собрались докладчики из разных городов, университетов и компаний, таких как: НГТУ им. Р.Е. Алексеева, ННГУ им. Лобачевского, НИУ МИЭТ, МФТИ, YADRO, Syntacore и другие.

Подробнее о конференции: <https://microelectronica.pro/young-scientists-workshop> К основным тематикам докладов можно отнести:

- Анализ и обработка изображений на платформе RISC-V ()

- Использование открытых инструментов для step-and-compare верификации RISC-V ядер
- Автоматизированная настройка оптимизирующих компиляторных преобразований с учетом особенностей целевых аппаратных платформ

Всего было 26 докладов от научно-исследовательских групп и университетов (студенты, лаборатории, аспиранты и молодые ученые), а также 8 докладов от производственных компаний.

Ключевые слова всей секции (перспективные, актуальные области): RISC-V, Lichee Pi 4a, Mango Pi, OpenCV, QEMU, gcc, llvm, компиляторы, методы оптимизации, нейронные сети, линейная алгебра, векторизация, расширения, открытое по, dma, параллелизм, образовательные программы

Более подробно о лаборатории "Технологии программирования YADRO-Политех" можно узнать на сайте ВШПИ: https://hsse.spbstu.ru/politehnik_yadro/



