

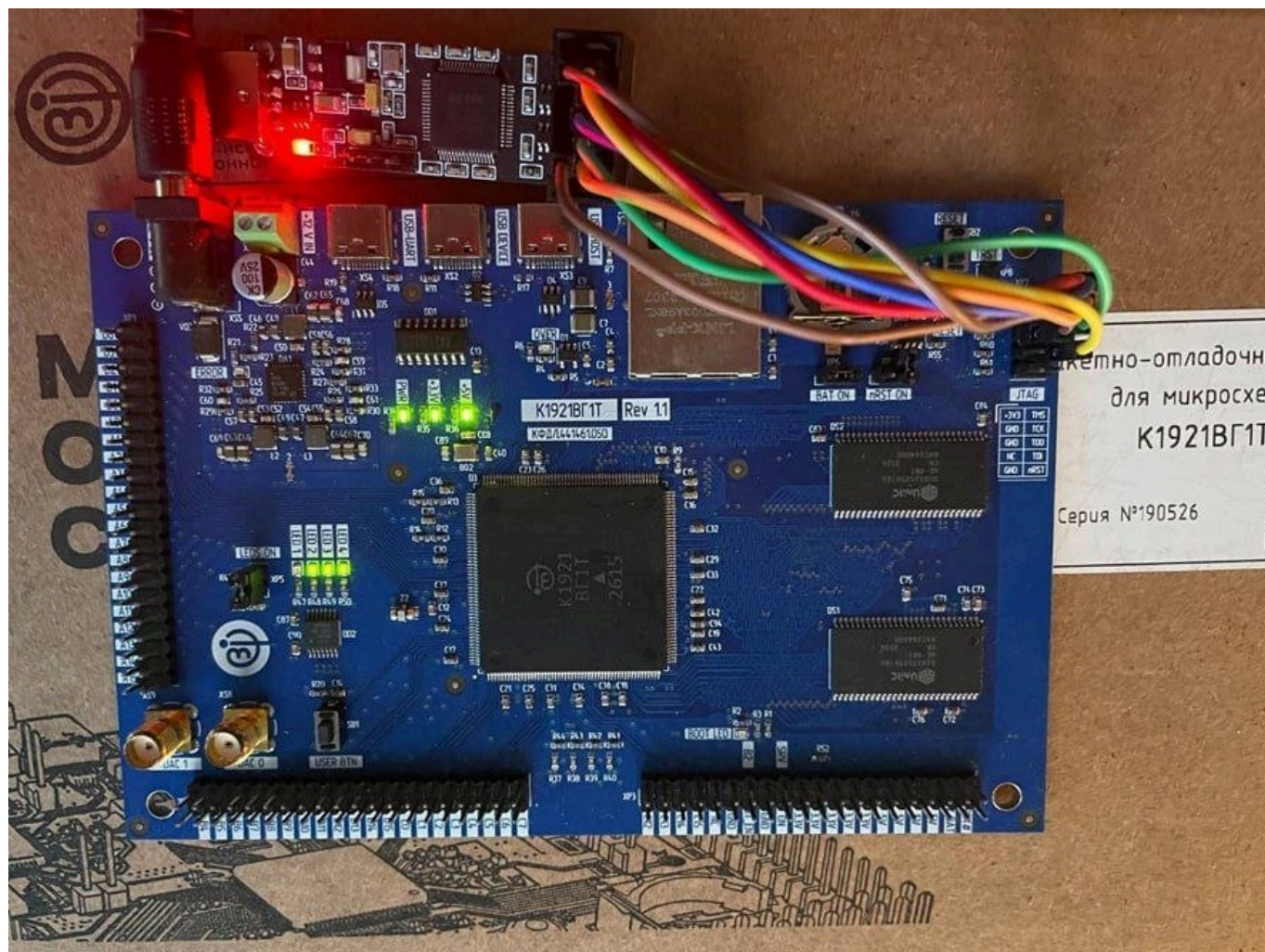
Участие в конкурсе в рамках Программы RISC-V DEVBOARDS



Студент ВШПИ принял участие в Конкурсе учебно-методических и исследовательских работ RISC-V 2026

Студент Высшей школы программной инженерии Черепанов Никита Иванович под руководством ассистента Степиной Надежды Олеговны в рамках лаборатории «Технологии программирования YADRO-Политех» принял участие в Конкурсе учебно-методических и исследовательских работ RISC-V 2026.

На конкурс представлена исследовательская работа на тему «Оптимизация алгоритмов сжатия матричных данных на микроконтроллере K1921BG1T», посвящённая переносу алгоритмов DCT, CDF 5/3 и SVD на российский 32-разрядный RISC-V микроконтроллер и экспериментальной оценке их производительности.



Конкурс проводился в рамках четвёртого этапа Программы раннего доступа к архитектуре RISC-V на микроконтроллере K1921BG1T от НИИЭТ.

Программа организована Альянсом RISC-V и направлена на поддержку изучения современных технологий при подготовке востребованных специалистов в области микроэлектроники и ИТ, а также на стимулирование внедрения курсов и исследований на базе архитектуры RISC-V в российских университетах.

Подробная информация о конкурсе доступна на сайте: riscv-alliance.ru/acad-contest/?ysclid=mv560uiser888302909